



**UNIVERSIDAD NACIONAL JOSÉ FAUSTINO SÁNCHEZ CARRIÓN
FACULTAD DE INGENIERIA INDUSTRIAL, SISTEMAS E INFORMATICA**



DEPARTAMENTO ACADÉMICO DE INGENIERIA DE SISTEMAS, INFORMATICA Y ELECTRONICA

**PLAZAS DE CONCURSO PÚBLICO PARA CONTRATO DOCENTE SEMESTRE ACADÉMICO 2018 – I
NIVEL PREGRADO – FUENTE DE FINANCIAMIENTO: RECURSOS ORDINARIOS**

Nº	PERFIL DEL DOCENTE	ASIGNATURAS	E.P	CICLO	SECCION	HT	HP	TH		
1	Contratado B - 32 horas (DC B1) Ingeniero Electrónico Colegiado y habilitado Grado de Maestro Experiencia profesional 5 años	Circuitos digitales	IELEC	03	A	2	2	4		
		Sistemas digitales	IELEC	04	A	2	4	6		
		Dispositivos electrónicos	IELEC	06	B	2	0	2		
		Circuitos analógicos II	IELEC	06	A	2	6	8		
		TOTAL DE HORAS LECTIVAS								20
		HORAS NO LECTIVAS								
		Preparación de Clases							6	
		Comisiones de trabajo académico							6	
TOTAL DE HORAS								32		
2	Contratado B - 32 horas (DC B1) Ingeniero Electrónico Colegiado y habilitado Grado de Maestro Experiencia profesional 5 años	Redes eléctricas	IELEC	05	A	2	2	4		
		Dispositivos electrónicos	IELEC	04	A	2	4	6		
		Circuitos Electrónicos III	IELEC	08	A	3	0	3		
		Diseño Electrónico	IELEC	07	A	1	4	5		
		Proyectos de electrónica II	IELEC	09	A	2	0	2		
		TOTAL DE HORAS LECTIVAS								20
		HORAS NO LECTIVAS								
		Preparación de Clases							8	
Comisiones de trabajo académico							4			
TOTAL DE HORAS								32		
3	Contratado A - 32 horas (DC A1) Ingeniero Electrónico Colegiado y habilitado Grado de Doctor Experiencia profesional 5 años	Circuitos Analógicos I	IELEC	05	A	2	6	8		
		Procesamiento Digital de Señales	IELEC	06	A	2	2	4		
		Teoría de Control I	IELEC	06	A	2	2	4		
		Taller de Electrónica Avanzada	IELEC	08	A	2	2	4		
		TOTAL DE HORAS LECTIVAS								20
		HORAS NO LECTIVAS								
		Preparación de Clases							6	
		Comisiones de trabajo académico							6	
TOTAL DE HORAS								32		
4	Contratado B - 32 horas (DC B1) Ingeniero de Sistemas o Ingeniero Informático Colegiado y habilitado Grado de Maestro Experiencia profesional 5 años	Implementación y Gestión de Base de Datos	ISIST	05	A	3	2	5		
		Teoría General de Sistemas	ISIST	01	A	3	2	5		
		Redes de Computadoras	IINF	06	A	2	4	6		
		Simulación de Sistemas	IINF	08	A	3	2	5		
		TOTAL DE HORAS LECTIVAS								21
		HORAS NO LECTIVAS								
		Preparación de Clases							6	
		Comisiones de trabajo académico							5	
TOTAL DE HORAS								32		



UNIVERSIDAD NACIONAL JOSÉ FAUSTINO SÁNCHEZ CARRIÓN
FACULTAD DE INGENIERIA INDUSTRIAL, SISTEMAS E INFORMATICA



DEPARTAMENTO ACADÉMICO DE INGENIERIA DE SISTEMAS, INFORMATICA Y ELECTRONICA

PLAZAS DE CONCURSO PÚBLICO PARA CONTRATO DOCENTE SEMESTRE ACADÉMICO 2018 – I
NIVEL PREGRADO – FUENTE DE FINANCIAMIENTO: RECURSOS ORDINARIOS

Nº	PERFIL DEL DOCENTE	ASIGNATURAS	E.P.	CICLO	SECCION	HT	HP	TH		
5	Contratado B - 32 horas (DC B1) Ingeniero de Sistemas o Ingeniero Informático Colegiado y habilitado Grado de Maestro Experiencia profesional 5 años	Desarrollo de Sistemas de Información	ISIST	06	A	3	2	5		
		Desarrollo de Aplicaciones Web	ISIST	08	A	3	2	5		
		Desarrollo de Aplicaciones Móviles	IINF	10	A	2	4	6		
		Modelos de Simulación de Sistemas	ISIST	08	A	2	3	5		
		TOTAL DE HORAS LECTIVAS							21	
		HORAS NO LECTIVAS								
		Preparación de Clases							6	
		Comisiones de trabajo académico							5	
TOTAL DE HORAS							32			
6	Contratado B - 32 horas (DC B1) Ingeniero Electrónico Colegiado y habilitado Grado de Maestro Experiencia profesional 5 años	Microcontroladores (e)	IELEC	08	A	2	2	4		
		Instrumentación Electrónica (e)	IELEC	09	A	2	2	4		
		Robótica y Sistemas Expertos	IELEC	10	A	2	4	6		
		Sistemas Embebidos (CE)	IELEC	07	A	2	2	4		
		Microcontroladores	IELEC	05	A	2	0	2		
		TOTAL DE HORAS LECTIVAS							20	
		HORAS NO LECTIVAS								
		Preparación de Clases							7	
Comisiones de trabajo académico							5			
TOTAL DE HORAS							32			